# This Page Is Inserted by IFW Operations and is not a part of the Official Record

# **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

## IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

A.Y.						
4						
ò			do .			, A
	- 19 1			- 1 - 1 - 1 - 1 - 1 - 1 - 1 - 1 - 1 - 1		11.
	,	***				
		<i>y</i> .		Q.		
	· · · · · · · · · · · · · · · · · · ·				·	1
- H				¥ .		
246 - <del>9</del> 6 -	1 0		The second secon	· Sagara		- CH
			*			過程
	- X - X - X - X - X - X - X - X - X - X	i i i i i i i i i i i i i i i i i i i	***			*
				**	<b>%</b>	A
				68 4		1 1 1 1 1
					* 17 * 10 * 2**	414
						が
		•			Tografia.	*
32						
						r
2	• 1	s.*		0 . V	er.	1.79
		. **				
	*			•		
				٠		
			x ·	- <b>≯</b> . ⊗		
- - - - - - - - - - - - - - - - - -				- Ph		
	. In					i k
			· · · · · · · · · · · · · · · · · · ·			- 🌿
				₩.	W 17 1	200
			with the second second	4		
	*				* ·	1
		× w	* * *		* * * * * * * * * * * * * * * * * * * *	A
	* ****					4
	*					
	8	*				
:		r.		ā.		
			100		P 99	
No. 2 de la compansión de La compansión de la compa		# 3°	v		*,	
			* * 9. *			
					4 8 Q	
		The state of		0000		

#### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 01050429 A

(43) Date of publication of application: 27.02.89

(51) Int. CI

### H01L 21/318 H01L 21/94

(21) Application number: 62207525

(22) Date of filing: 20.08.87

(71) Applicant:

SEMICONDUCTOR ENERGY LAB

CO LTD

(72) Inventor:

YAMAZAKI SHUNPEI

ITO KENJI

#### (54) FORMATION OF INSULATING FILM

#### (57) Abstract:

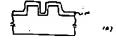
PURPOSE: To make it possible to form an interlayer insulating film having a flat and smooth surface, by forming a silicon oxide film of a specified thickness on a substrate or performing photochemical vapor phase reaction, and forming a film in the same reaction chamber by a plasma CVD method using a liquid reaction means.

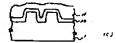
CONSTITUTION: As a reacting gas, a silicide gas, e.g., methyl silane (Si(CH<sub>3</sub>)<sub>4</sub>, (HzSi(CH<sub>3</sub>)<sub>2</sub>), TOES (Si(OC<sub>2</sub>H<sub>5</sub>)<sub>4</sub>) or the like, which is in a liquid state at room temperature or desirably at a temperature of 100°C or less (atmospheric pressure), is used. At first, silicon oxide film 10 is formed on a substrate having irregular shape by an optical CVD method. The surface is uniformly covered along the irregular shape. Thereafter, high frequency power is applied between a mesh electrode 8 on a light transmitting window 5 and a substrate supporting body 2 from a power source 9. At this time, TOES/N<sub>2</sub>O is used as a reactive gas. Other conditions are made to be the same as in an optical CVD method. A silicon oxide film 11 is formed by a plasma CVD method. Thus, a film is selectively formed in the

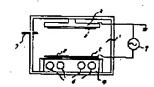
recess part, and the upper part is made flat.

COPYRIGHT: (C)1989,JPO&Japio









					÷
,	÷				
			).•		
			Ť		

## ⑩ 公 開 特 許 公 報 (A) 昭60-111480

@Int\_Cl\_4

識別記号

庁内整理番号

匈公開 昭和60年(1985)6月17日

H 01 L 33/00 21/205 6666-5F 7739-5F

審査請求 未請求 発明の数 1 (全5頁)

図発明の名称 薄膜発光素子・

②特 願 昭58-218587

29出 願 昭58(1983)11月22日

60条 明 者 川 久 慶 人 川崎市幸区小向東芝町1 東京芝浦電気株式会社総合研究

所内

69発 明 者 伊 東 宏 川崎市幸区小向東芝町1 東京芝浦電気株式会社総合研究

所内

⑩出 願 人 株式会 社東芝 川崎市幸区堀川町72番地

**60代 理 人 并理士 則近 憲佑 外1名** 

明 細 書

1. 発明の名称 海 腰(膜発光紫子

#### 2. 特許請求の範囲

(1) 電場を印加して発光を呈する薄膜発光案子に 於いて、禁制帯幅E1なる第1の非晶質半導体薄膜 と禁制帯幅E2(ただしE1>E2)なる第2の非晶質 半導体薄膜を積層して内部に少くとも一つの量子 ウェルを形成した発光層を用い、かつ前配第1の 薄膜がケイ素、水素、酸素、炭素を含む非晶質半 導体薄膜から構成され、前配第2の薄膜はケイ素、 炭素、水素を含む非晶質半導体薄膜から構成され たことを特徴とする薄膜発光素子。

(2) 第 1 の非晶質半導体薄膜は、テトラメチルシランと酸素の混合ガスのグロー放電分解により堆積したものであり、第 2 の非晶質半導体薄膜はテトラメチルシラン、あるいはテトラメチルシランとシランのグロー放電分解により堆積したものである前配特許請求の範囲第 1 項配載の薄膜発光器子。

(3) 第 1 の非晶質半導体複膜は、テトラメチルシランと酸素の混合ガスの光 C V D 法により堆積したものであり、第 2 の非晶質半導体複膜はテトラメチルシラン、あるいはテトラメチルシランとシランの光 C V D 法により堆積したものである。前配将許額求の範囲第 1 項配載の稗膜発光素子。

#### 3. 発明の詳細な説明

(発明の属する技術分野)

本発明は、ケイ素を含む非晶質半導体薄膜を用いた電場発光型の発光案子に関する。

[ 従来技術とその問題点]

禁制帯幅の異なるケイ紫を含む非晶質半導体 膜を交互に積層して量子井戸を形成した発光層を 有する、電場印加によって発光を呈する発光素子 は、従来の薄膜発光素子に比べて、低電圧、駆動 が可能であり。高輝度特性を有するといった特徴 を有していることが当発明者らにより示された特 顕昭 5 8 - 5 6 1 7 1。

低電圧駆動、高輝度特性を有する理由としては、 禁制帯幅の異なる非晶質半導体脳界面において、

#### (発明の目的)

本発明は上記の点に鑑みなされたもので、炭素、ケイ素、酸素、水素を含む非晶質半導体薄膜を用いて、高輝度で可領領域全域にスペフトルを有する発光が得られる構造とした発光素子を提供することを目的とする。

#### (発明の概要)

本発明は、禁制帯幅の異なる2種の非晶質半導

(3)

iC=O=H 膜を 100~1000Å 程度堆積すると優れた量子効果が得られる。即ち量子井戸部の禁制帯幅は 5eV 以上であり、量子井戸部とバリア部の禁制帯幅は 5eV 以上であり、量子井戸部とバリア部の遷移領域を 10Å とすると遷移領域での電界強度は 1.1×10<sup>7</sup>V/m以上にも達する。 この値は、量子井戸部に a-Si=H膜を用いた場合に比べ倍以上大きく、 伝導帯、 伝電子帯を走行するキャリアは強く加速さえ、電子なだれ増倍効果がさらに強調され、発光に必要な電圧をさらに低減する事が可能となる。

また、量子井戸となる非晶質半導体層の禁制帯幅が、28 eVと可視光エネルギー領域にあり、そのフォトルミネ・センス効率が a-Si=H に比べ1ケタ以上高いために、量子井戸部に a-Si=Hを用いた場合よりもさらに発光輝度が高くなり、しかも可視領域全域にスペクトルを持つ白色発光が得られる。

#### 〔発明の実施例〕

以下本発明の実施例を脱明する。第1図は、1 実施例の発光案子の断面構造を示す、11は、ガラ

即ち第1の電極が形成された基板上に禁制帯幅 F1なる炭素、ケイ素、酸素、および水素を含む第 1の非晶質炭化ケイ素膜で禁制帯幅E2(ただしE1 >E2)なる炭素、ケイ累、水素を含む第2の非晶質炭化ケイ素膜をはさんだ構造を単位発光層としてこれを一層以上積層し、この発光層表面に第2の電極を設けて発光素子を構成する。

#### (発明の効果)

本発明によれば、室温において可視光領域全域にスペクトルを持つ高輝度白色発生を呈する、発光素子が得られる。量子井戸となる第2の非晶質半導体薄膜として、炭素、水素を含む非晶質炭化ケイ素膜(a-Sic=O=H)、パリア部となる。第1の非晶質半導体薄膜として、炭素、ケイ素、酸素、水素を含む非晶質炭化ケイ素膜(a-Sic=O=H)を用い、これらをブロー放電分解法により交互に積層して発光層を形成する。この際量子井戸部となるa-SiC=H膜を10~100Å、パリア部となるa-S

(4)

ス基板であり、この上に第1の電極として透明導電膜 (SnO2, In2O3, In2O3・SnO2等) を用いた透明電極12が形成されて、この上に Y2O3等の強誘電体膜13を介して量子井戸構造を形成する。炭素、酸素、ケイ素、水素を含む非晶質半導体膜の積層14が形成されている。発光層14の表面には Y2O3等の強誘電体膜15を介して第2の電極である金属電極16が形成されている。

なお、この構造は基板側を光の出射側とする場合である。基板に不透明な金属等を用いた場合には、上面の第2の電極および強誘電体膜を透明材料で形成すれば良い。

発光層14は、第1の非晶質半導体膜として、a-SiC=O=H,第2の非晶質半導体膜としてa-SiC=Hを用いた積層構造であって、第2図(a)に示すとおりである。即ち、まず基板側にa-SiC=O=H膜14a1を500~2000Å形成し、この上に、a-SiC=H膜14b1をd1=10~100Åの厚さに、続いてa-SiC=O=H膜14£2をd2=100~1000Åの厚さに形成し、以下同様の繰返してa-SiC=H(14a3,14a4,…)/a-SiC=H(14b2,14

bs, …14bn-1)の積層構造を得る、最上層の a-SiC =O=H膜 14an は最下層と同様に 500~2000Åとする。 こうして得られる発光層14のエネルギーバンド 図は第2図(b)に示すようになる。

このような発光層14のグロー放電分解による形 成方法を第3図を参照して説明する。原料ガスA は、 a-SiC=O=H 膜形成用のHcをキャリアガスとす るとテトラメチルシランと酸素ガスの混合ガスで あり、原料ガスBは a-SiC=H膜形成用のHeをキャ リアガスとするテトラメチルシランである。それ ぞれ質量流量計によって供給量が制御され、バル ブ21の操作により交互に切換えられて反応チャン パ22に供給される様になっている。まず反応チャ ンパ22内の基板ホルダ23に、ガラス基板上に ITO 膜とY2O3膜をEB蒸着により)それぞれ3000k形 成した基板24をセットする。この後排気系25を用 いてチャンパ22内を 1×10-6 Torr以下の真空まで 排気し、 基板24をヒーター26により所定温度に加 熱し、原料ガスAをチャンバ内22に流す。との時 本 実 施 例 で は チ ャ ン パ 内 圧 力 を 1Torr 基 板 温 度 を

(7)

後、原料ガスAを用いて、前配と同様の条件で a-SiC=O=H 膜を 100~1000Å 堆積する。本実施例 では 100Åとした。

以下同様の操作を繰繰返して、10層の a-SiC=H 膜(厚さ30Å)と11層の a-SiC=O=H膜(最下層、 及び最上層が1000Åそれ以外は100Å)を交互に積 層した発光層を得た。

発光層最上部の絶縁膜15、第2の電極16として本実施例ではEB蒸着による3000ÅのY<sub>2</sub>O<sub>3</sub> 膜 2μm のA ℓ 膜をそれぞれ形成した。

こうして得られた発光案子は、交流電界の印加により、高輝度で、可視光領域全域にわたるスペクトルを有する白色発光特性を示す。即ち、発光層には案子に印加した交流電圧による外部電界の他に第4図に示すエネルギーバンド図から明らかな様に、a-SiC=O=H膜とa-SiC=H膜の遅移領域(~10Å)のバンドエ・ジの差により局所的かつ周期的に約1×10<sup>7</sup>V/cmの強電界が形成される。

との結果、電子なだれ増倍効果が強調され、高 輝度な発光特性が得られる。また、本実施例に示 350℃ に、また原料ガス A の流入量をテトラメチルシランの量として 4SCCM、 酸紫ガスの量として 2 SCCMとした。

チャンパ22内が定常状態になった後、高周波電源27から 電力を印加すると、テトラメチルシラン+酸素ガスがグロー放電により分解し基板24±に a-SiC=O=H膜が堆積される。この時の高周波電力の密度は本実施例では、0.3W/alとし、第1層のii+SiC=O=H膜を1000%形成した。

この後、放電を停止し、原料ガスAの供給も停止して、再びチャンパ22内を十分に排気する。そして原料ガスBをチャンパ22内に供給し、チャンパ内圧力 1.0 Torr、テトラメチルシラン統 量4SC CM, となる様に調整し、この後放電を起こして、量子井戸部となる a-SiC=H 膜を 10~100&堆積する。この際の基板温度は 350℃、印加電力は 0.3W/d である。

また本実施例では a-SiC=H 膜を 30Å の 厚さと した。

次に再び放電を停止し、バルブ操作を行なった

(8

した素子は、 惟子井戸となる非晶質半導体層が禁制帯が 2.8 eV と可視光エネルギー領域にあり、また発光効率が a-Si=町りも1ケタ以上大きい、テトラメチルシランのグロー放電分解により形成される a-SiC=H膜を用いているために、 盤子井戸部に a-Si=H層を用いた発光素子に比べ、その発光スペクトルは、可視領域全域にわたり、しかも高輝度であった。

上記契施例においては、パリアとなる層を形成する際テトラメチルシラン流量を 4SCCM酸 ガス流量を 2SCCMとして膜中の酸素濃度 0/Si+C+O=0.3なる a-SiC=O=H 膜を形成した場合を示したが、パリア層となる a-SiC=O=H 膜中の酸素膜度は、0.2≤0/Si+C+O≤0.6の範囲内にあれば良い。膜中の酸素濃度を変える場合には、原料ガス A 中のテトラメチルシランと酸素ガスの流量比を変えれば良い。

また焼子井戸となる層を本実施例においては、 テトラメチルシランのみで形成した a~SIC=H 腹を用いているが、腹中の酸素濃度 0/Si+C+O値が

0≤0/Si+C+0≤0.2ψ,範囲にあっても、本実施例と 様な効果が期待できる。その場合は、本実施例で 示したパリア部となる a-SiC=O=H層の形成方法 と同様に、テトラメチルヤ酸素ガスの混合ガスを 原料ガスBとして用いれば良い。ただ本実施例に 示したのと同様な効果を得るためには、量子井戸 を形成する非晶質半導体層と、パリア部を形成す る非晶質半導体層の禁制帯幅のエネルギー差を0.8 eV以上としなければならない。

本奥施例においては、非晶質半導体層を形成す る際の印加電力、ガス圧力、基板温度を、それぞ れ 0.3W/d 、 1.0Torr, 350でとしたが、それらは、 0.1~0.5 W/at 0.1 Torr~5 Torr, R T (室温)~ 500℃ の範囲にあれば良い。

#### 4. 図面の簡単な説明

第1図は、本発明の1実施例の発光素子を示す 断面図、第2図(a)、(b)はその発光層の積層構造拡 大図とエネルギーパンド図、第3図はグロー放電 分解による膜形成装置を示す図、第4図は前記発 光層の電圧印加時のエネルギーバンド図である。

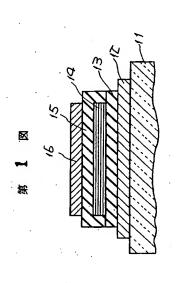
図において、

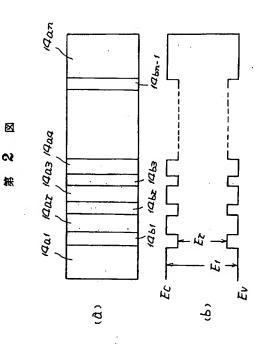
11…透明遊板、 12…透明電板、 13, 14 …強勝鼠体膜、 14 … 発光層、

14a1, 14a2 ··· ··· 14an ··· ·· a-SiC=O=H (第1の非 晶 質 半 導 体 膜 ) 、 14 b1, b2 ··· ··· 14 bn - 1 ··· ··· a - S i C=H (第2の非晶質半導体膜)。

代理人

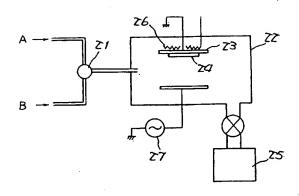
άĐ



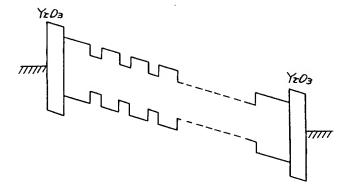


紙





第 4 図



. !